



H.H

DÉVELOPPEUR C/C++ SYSTÈME EMBARQUÉ

- Expérience dans le secteur du développement des systèmes embarqués & tests fonctionnels.
- Maîtrise des logiciels embarqués (Keil, IAR, Ubuntu, FreeRTOS...)
- Rédaction des spécifications fonctionnelles/ conception.
- Maîtrise des environnements Linux/Windows.
- Autonomie, écoute active, force de proposition.
- Excellentes connaissances sur les nouvelles technologies.
- Bonne capacité d'analyse, d'adaptation et d'apprentissage.
- Forte autonomie et bonne capacité à travailler en équipe dans des environnements complexes.
- Une forte capacité d'analyse et de compréhension d'un système afin pour caractériser techniquement

COMPÉTENCES TECHNIQUES

Prog. Languages Embedded C, C++, Linux Shell, VHDL, Assembly, Python, CSS3, HTML5, batch, UML/IHM, Powershell

Embedded cards STM32, Arduino, Raspberry-Pi, MyRIO

Operating System GNU/Linux (Ubuntu, Fedora, OpenSUSE, KALI, Debian), Microsoft Windows (XP, 7, Server, 8,10),

System IPs UDS and KWP2000 for diagnostic, CAN, Timers, PWM, ADC, USART, SPI, MEMS

Network CAN, Bluetooth, TCP/IP, Bluetooth Low Energy, OSI layer, Troubleshooting, NFC, RFID, IOT communication Protocols, BLE, GPRS, PLC

Tools Matab, LabVIEW, XILINIX ISE, MODEL SIM, EAGLE, ALTIUM Designer, Maxwell, NI TestStand, step 7 simens, Tortoise Git, Visual Studio, Eclipse, Code Blocks, , Proteus (ISIS/ARES), Wireshark, Putty, MS PROJECT, Wireshark Visual_Paradigm, Rational Rose

CAN Tools Hardware: Vector CAN tool,

Software: CANalyser, CANoe, Muxtrace

Autres: Lean Manufacturing, Green Belt Six Sigma, CMMI norme, SMED méthode,

SECTIONS D'ACTIVITÉS

- Télécom
- Banque

FORMATION

- 2018** Diplôme nationale d'ingénieur en Électronique Industrielle option système embarqué
- 2015** Diplôme de fin de cycle préparatoire aux études d'ingénieur, secteur mathématique physique (IPEIEM).
- 2013** Baccalauréat Mathématique, mention Bien.

LANGUE

Anglais : Courant
Allemand : Maitrise

EXPERIENCES PROFESSIONNELLES

Juillet 2018 – Aujourd'hui

DPC

Ingénieur développement système embarqué C/C++

Client : Sagemcom Software & Technologies

En tant que membre de l'équipe de développement Dev-Meter (compteurs intelligents), je suis responsable de :

- Implémentation et débogage des protocoles spécifiques pour les périphériques de comptage intelligents tels que GPRS, PLC-G3, PLC prime, DLMS/COSEM, WMBUS, RF
- Débogage et résolution des problèmes éventuels, adaptation des nouveaux processus à chaque mise à jour des clients des compteurs intelligents.
- Intégration continue, tests unitaires, tests automatisés, traitement de données.
- Développement des couches applications.

- Analyse et correction des bugs et rédaction des documentations techniques.
- Développement au sein d'un environnement temps-réel (FreeRTOS) et embarqué (plateforme ARM, Cortex M0, M3 et M4)
- Développement / ré-architecture de la partie logicielle « applicative » pour le lancement des nouveaux projets avec contraintes temps réels, développement de nouveaux drivers.
- Maintenance et mise à jour de la Stack protocolaire (standard DLMS/COSEM) : implémentation de la sécurité (chiffrement, authentification, antirejet, certificats), développement de nouvelles fonctionnalités demandé par les clients (France / pays européens, asiatique et africains ...).
- Création de branches sous SVN pour livraison client via Jenkins.
- Support niveau 3 : analyse et correction des défaillances dans les différentes couches logicielles (basse, middleware, applicative).
- Relecture de code en directe ou à distance (via phabricator)

Logiciels et environnements de développement : Embedded C, C++, Python, UML, ASSEMBLY, BATCH, POWERSHELL, SVN, GIT, Keil uvision 5, Cygwin, XML, SHELL Scripting...

Jan 2018 au Mai 2018

DPC

Ingénieur IOT

Sagemcom Software & Technologies

Responsabilités :

- Conception et mise en œuvre d'un dynamique loader pour FreeRTOS
- S'adapter parfaitement à Keil uvision toolchain (compiler & linker & loader) et son mode de débogage.
- Contribution à la définition de l'architecture de logicielle selon méthode SA-RT (Structured Analysis for Real-Time Systems)

Environment : Embedded C, C++, Python, UML, ASSEMBLY, BATCH, POWERSHELL, Keil, Cygwin, interrupt processing, registers, timers, DMA.

Juill. 2017 au Sept 2017

Sagemcom Software & Technologies

Stage ingénieur

Comme je fais partie de l'équipe de qualification logicielle et matérielle, je suis en charge de :

- Evolution d'un banc d'essai fonctionnel pour les compteurs électriques pour automatiser les tests en utilisant l'environnement NI tel que LabVIEW et Test stand.
- Assurer plusieurs EMC tests in AET laboratoires

Environment: LabVIEW, TEST STAND, PYCHARM, PUTTY,

Juin-Juillet 2016

LEAR Automotive EEDS Tunisie

Stage ingénieur

- Analyse du Stack CAN (problèmes de débogage qui se produisent, adaptant une nouvelle messagerie à chaque mise à jour de PSA).
- Réduction du taux de défauts sur la chaîne de montage Peugeot-Citroën (Six Sigma yard, Lean manufacturing)
-

PROJETS ACADEMIQUES

Oct. 2017 : projets linux: Cross compilation et émulation sous QEMU du linux kernel en utilisant BusyBox et l'environnement yocto ainsi que le plateforme docker (build environments, makefile, cmake..)

Sept-Oct. 2017: Computer vision Project:

Pre-Processing of Digital Images

Extraction of characteristics Local/Global Approaches (First-order statistics, The matrices of cooccurrences, The transformation into Wavelets, SURF/SIFT , LBP/HOG descriptors , the corners of Harris)

Classification by support vector machines.

Fév.-Mai 2017 : Eye Tracking User Recognition with Software Matlab (project in partnership with Faurecia) Sept-Nov 2016: Innovation project: scanning of test copies with software LabVIEW

Oct.-Déc. 2015 : Designing and developing wheeled robot for line following and obstacles

avoidance using STM32 F4 microcontroller.